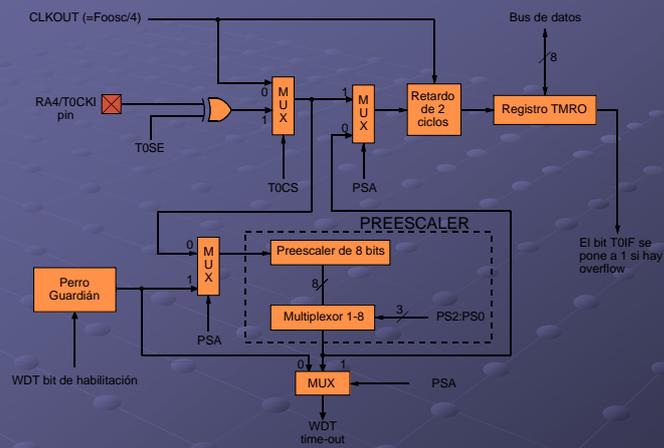


LOS PIC16F87X

EI TIMER0

TMRO



- Se trata de un contador de 8 bits
 - Con capacidad de Lectura/Escritura
 - Con preescaler de 8 bits i
 - Con capacidad para generar interrupción por desbordamiento

TMRO

Modo Timer

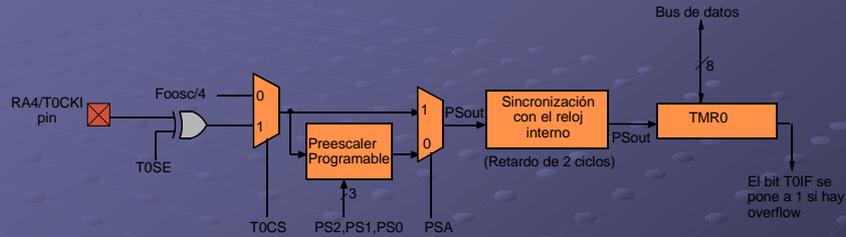
- Se activa con T0CS=0
- Se incrementa con cada ciclo de instrucción
- Si escribimos en TMR0 se inhibe durante dos ciclos

TMRO

Modo Contador

- Se activa con T0CS=1
- Se incrementa con los flancos que llegan por RA4/T0CKI
- Elegimos el flanco con el bit T0SE

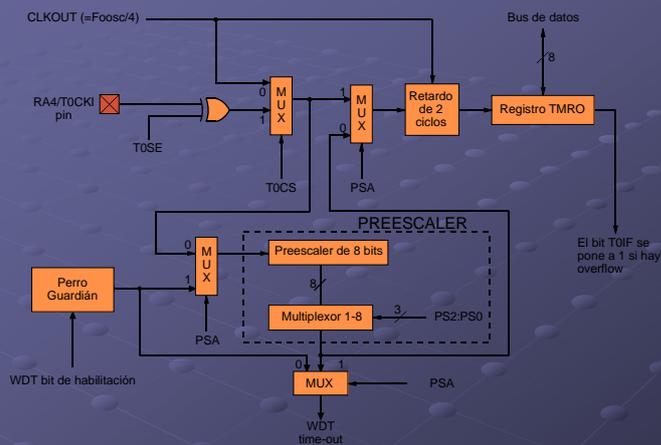
TMRO



● Cuando se pasa de FFh a 00h ocurre lo siguiente:

- Se activa el Flag T0IF (se borra por software) i
- Si se habilita el bit T0IE se genera interrupción i
- No saca al microcontrolador de un modo SLEEP

TMRO



- El preescaler se usa con el Timer0 o con el Watchdog
- Se elige el TMR0 poniendo PSA=0 i
 - Se establece el preescaler con los bits PS2-PS0 i
 - Al escribir en el TMR0 se borra el Preescaler

REGISTROS ASOCIADOS AL TMR0

Dirección	Nombre	bit7	bit6	bit6	bit4	bit3	bit2	bit1	BIT0	Valor ON POR, BOR	Valor otro Reset
01h,101h	TMR0									xxx xxx	uuuu uuuu
0Bh,8Bh, 10Bh,18Bh	INTCON	GIE	PEIE	T0IE	INTE	RBIE	T0IF	INTF	RBIF	0000 000x	0000 000u
81h,181h	OPTION_ REG	RBPU	INTEDG	T0CS	T0SE	PSA	PS2	PS1	PS0	1111 1111	1111 1111