

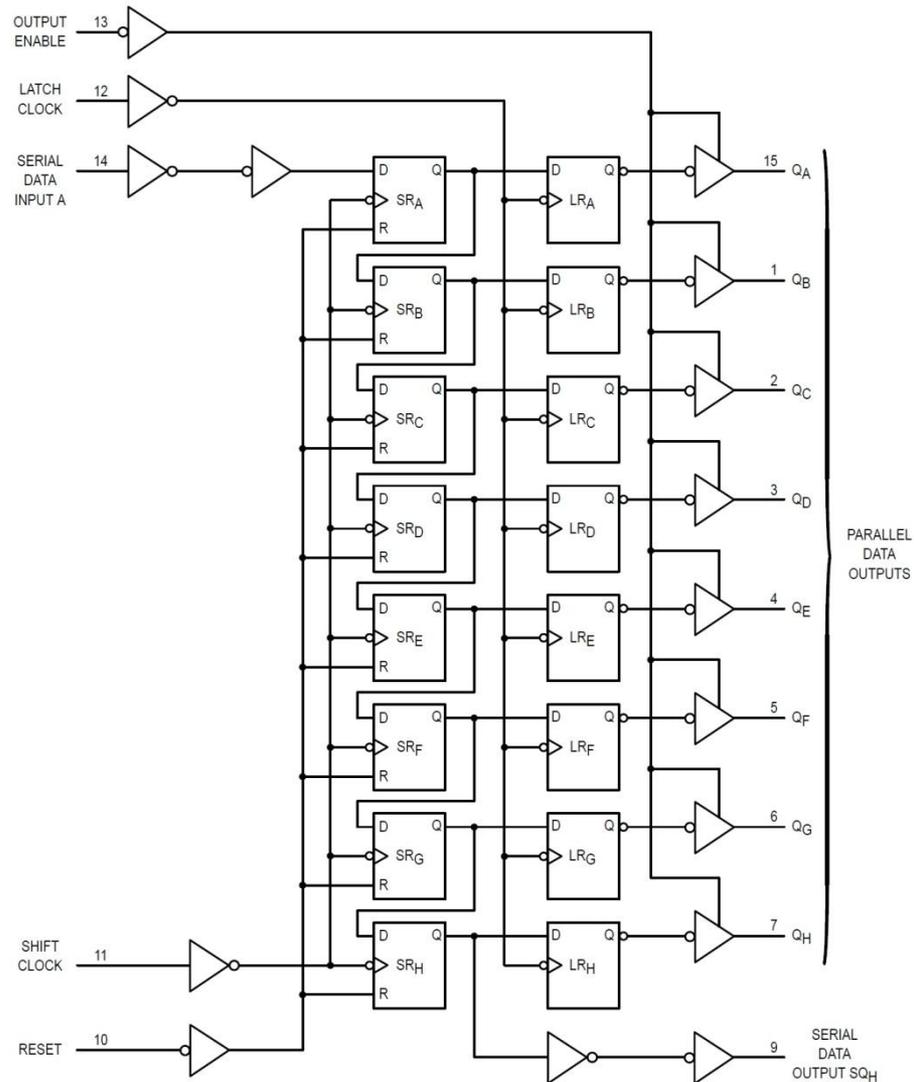
Placa de control de displays controlados por registros 74595

IES Juan de la Cierva



Aprendizaje de la Electrónica a través de la Robótica

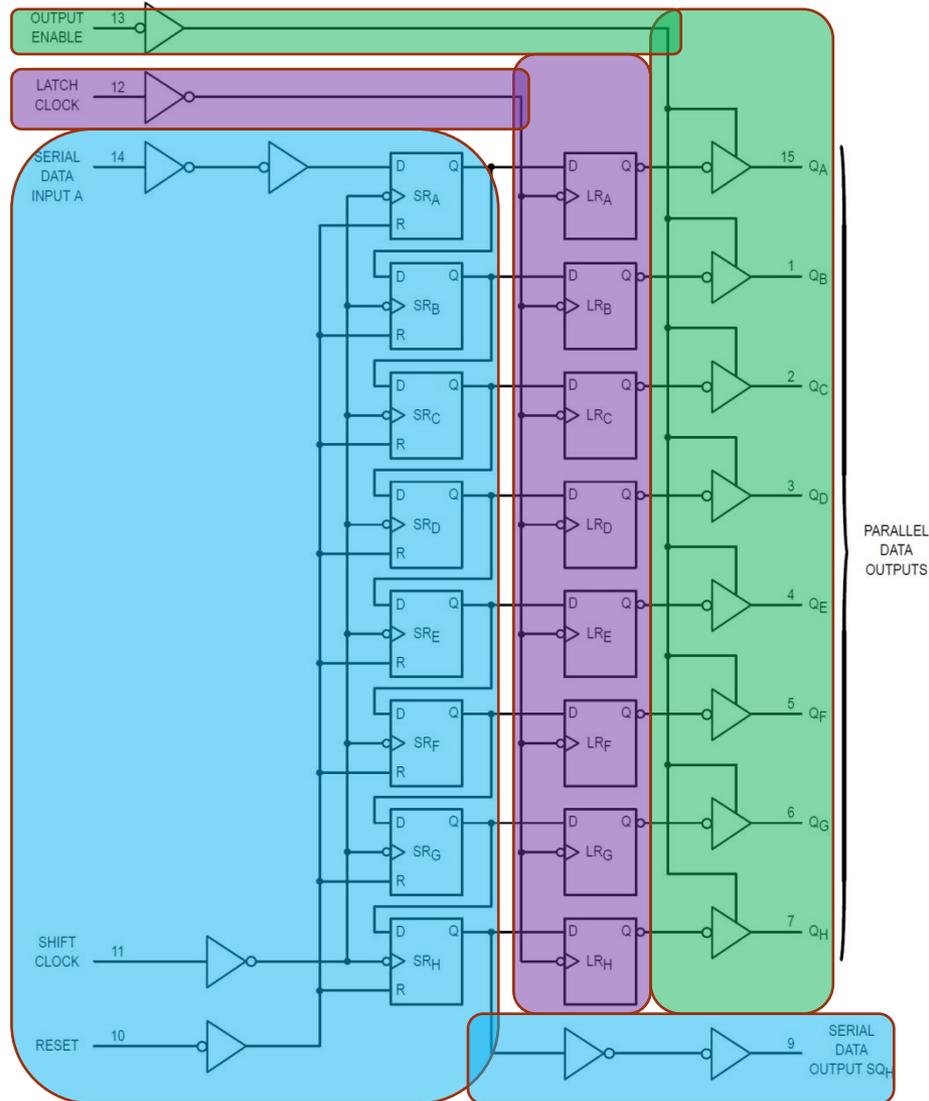
El registro 74595



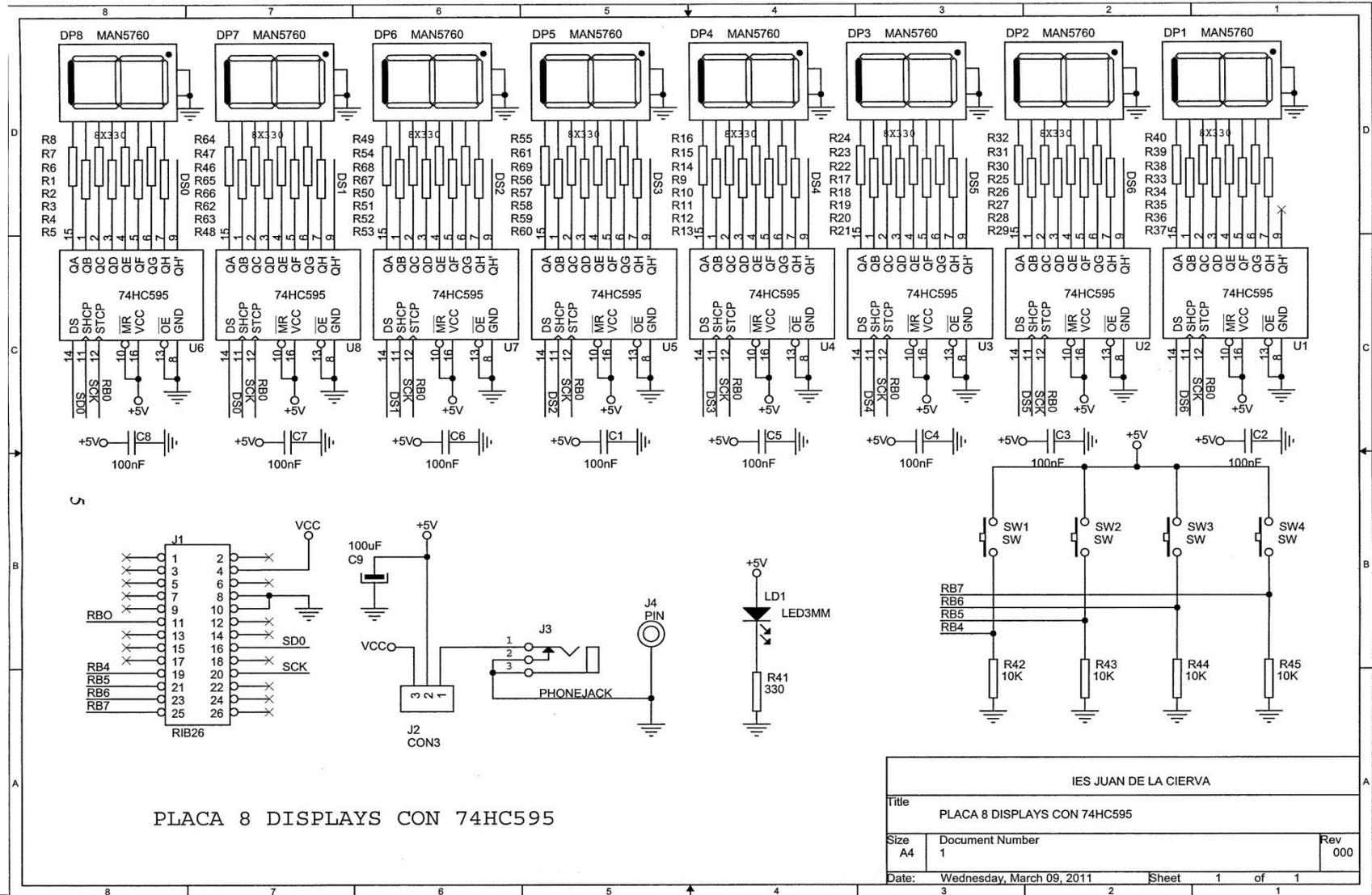
El registro 74595

- Se trata de un doble juego de registro de 8 bits con salida por salidas triestado.
- El primero de ellos está formado por registros de desplazamiento de Entrada Serie/Salida Paralelo y Serie cuya entrada en el pin 14 Serial Data Input y su salida el pin 9 Serial Data Output y cuya señal de reloj es el pin 11 Shift Clock y además se puede acceder a su entrada asíncrona de Reset activa a nivel bajo por el pin 10.
- Las salidas paralelo del primer juego son la entrada de 8 latch que se cargan por un flanco de subida en la patilla 12 Latch Clock.
- Las salidas de los biestables lacheados aparecen a salida de los pines QA:QH cuando se pone a nivel bajo el pin 13 Output Enable.

El registro 74595



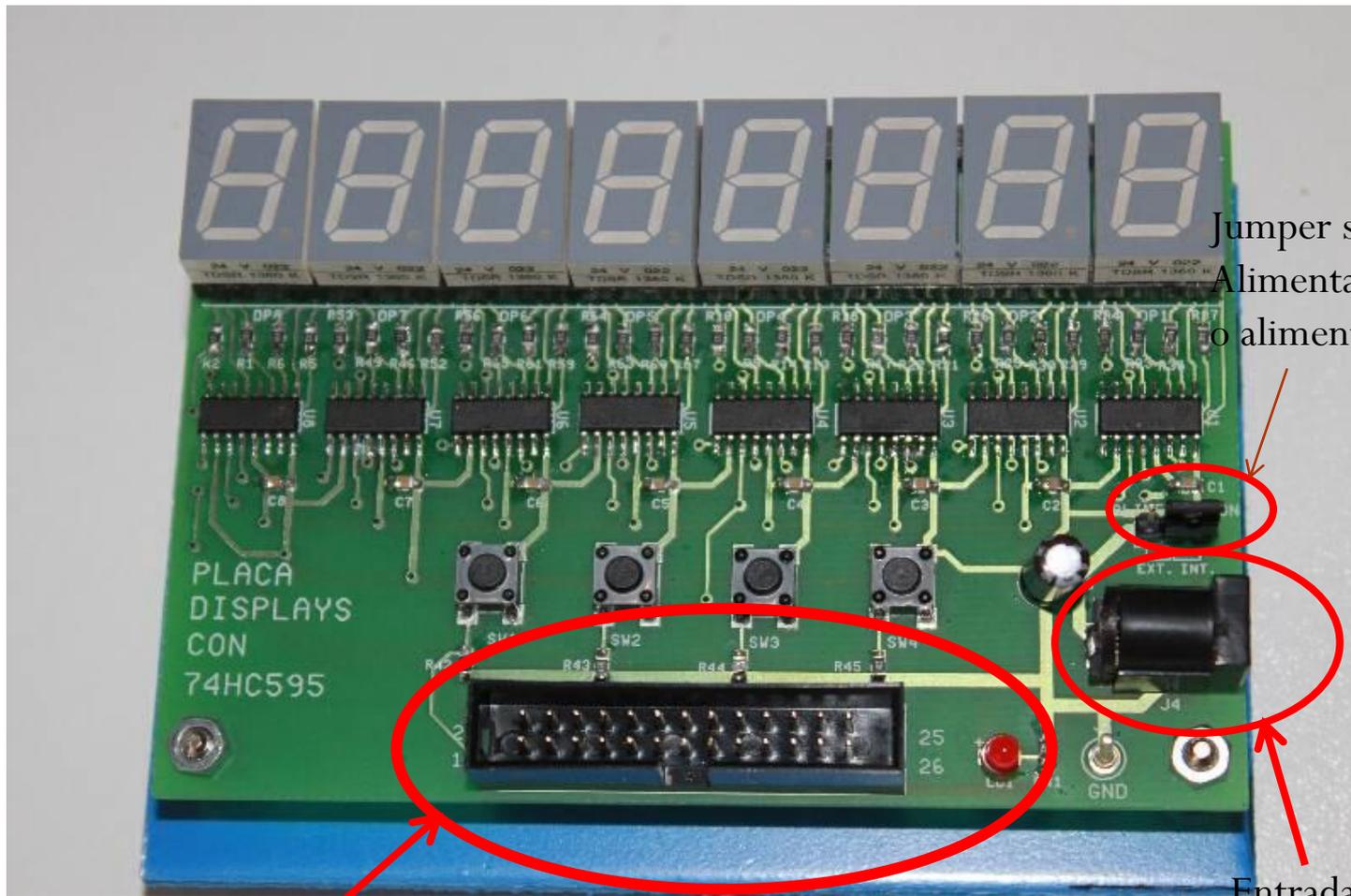
Esquema de la placa 8 displays con 74HC595



PLACA 8 DISPLAYS CON 74HC595

IES JUAN DE LA CIERVA		
Title	PLACA 8 DISPLAYS CON 74HC595	
Size	Document Number	Rev
A4	1	000
Date:	Wednesday, March 09, 2011	Sheet 1 of 1

Descripción de la Placa Displays con 74HC595

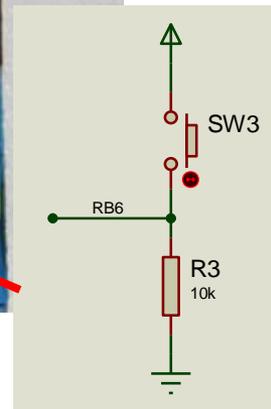
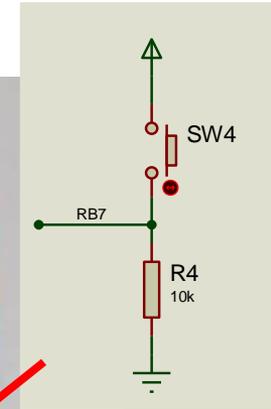
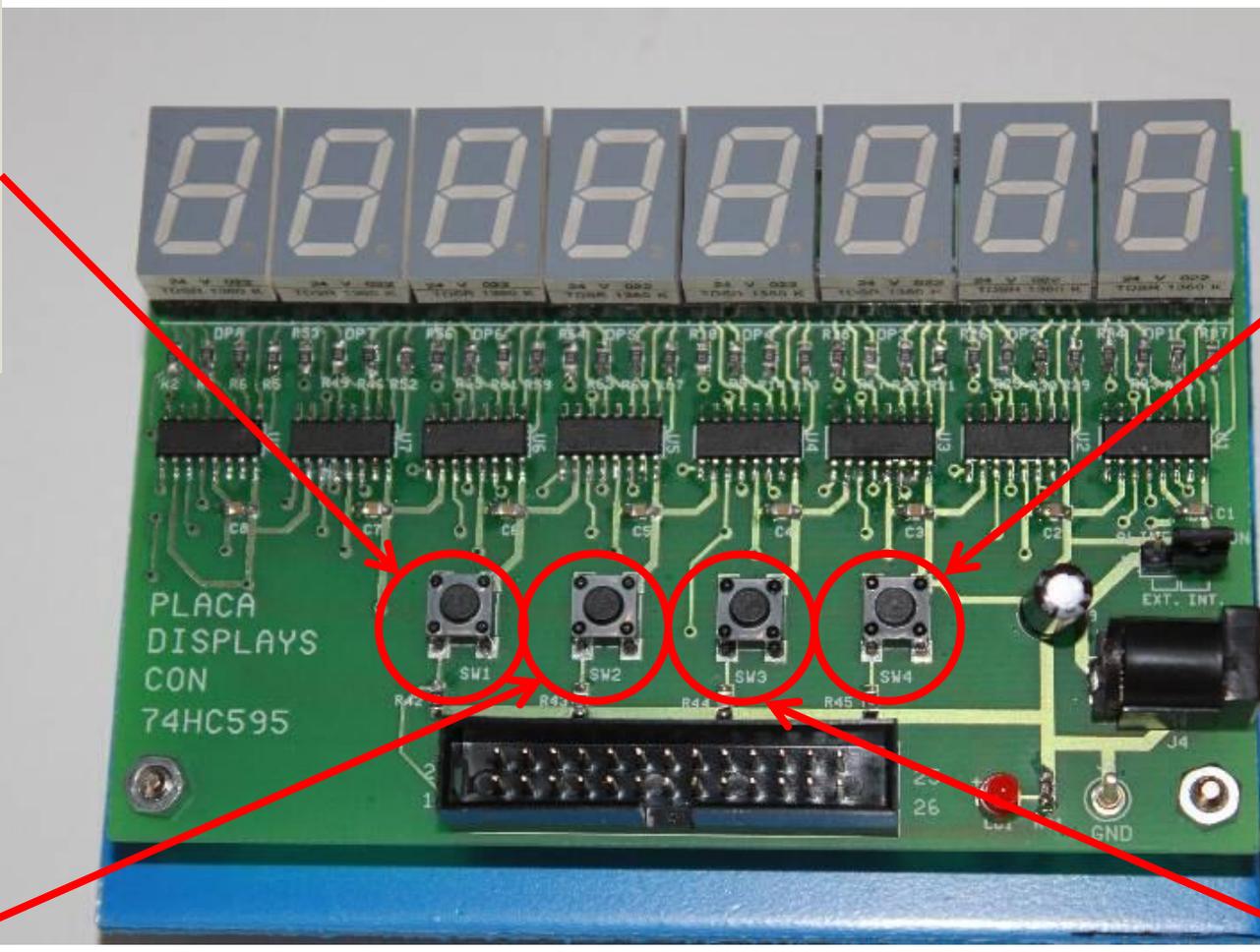
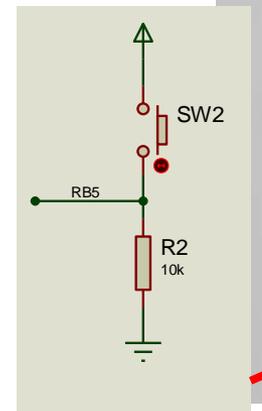
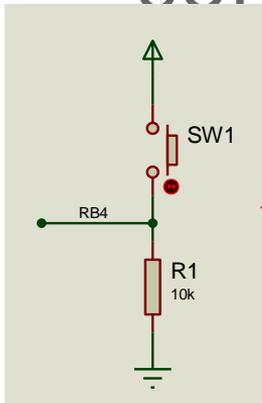


Jumper selector de Alimentación desde Monibot o alimentación externa

Conector para la Placa Monibot

Entrada alimentación Externa para los displays
Tiene que ser de 5V

Placa de control de displays controlados por 74HC595



Placa de control de displays controlados por 74595

